

高速・高精度の検証環境を実現

ACCVERINOS
アキュベリノス



株式会社 アキュベリノス

■本 社

〒532-0011 大阪市淀川区西中島7丁目12番5号 大阪屋北2号館
TEL: 06-6307-3871 FAX: 06-6307-3828

■E-mail: sales@accverinos.jp

■<http://www.accverinos.jp>

●本製品の外観・仕様等は品質向上のため、予告なく変更されることがあります。
●記載された会社名、製品名などは各社の商標または登録商標です。

掲載の内容は2008年10月現在です。 DC: PKM-1-6

株式会社 アキュベリノス

より早く、より高精度な システム開発のために

ACCVERINOSシリーズは、最新技術の粋を究めた
日本発信のASIC用高速検証ツールです。

データの大容量化・大規模化が進み、高精度で高速の処理能力が求められるASIC検証プラットフォーム。アキュベリノスシリーズは、基本性能や機能性に徹底的にこだわり、実効スピードの高速化や優れた安定性を実現しました。TATの短縮、コストの低減、シミュレータを補完する独自システムを可能にするなど、大規模ASIC開発に欠かせない検証ツールです。

株式会社アキュベリノスは、大規模ASIC検証プラットフォームを
開発・販売する国産ベンダーです。

海外製品が多いEDAベンダーの中であって、私たちは日本のASIC市場に精通した国産ベンダーです。優れた基本性能は言うまでもなく、用途や目的が異なる様々なシステムへの適応力、最新の環境に応えるアップデートの対応など、常にお客様に信頼されるベストパートナーとして、最良のソリューションを提供しています。

Intelligent Solution

ACCVERINOS

Speed-up

高速検証で
TATを大幅に短縮

Flexibility

優れた使いやすさと
拡張性

*Cost
Performance*

低コストで
開発リスクを削減

回路設計技術

Circuit Design Technology

- 実測による動作確認、検証を重視
- 高速大容量電源の採用
- 最新回路技術の評価

システム設計技術

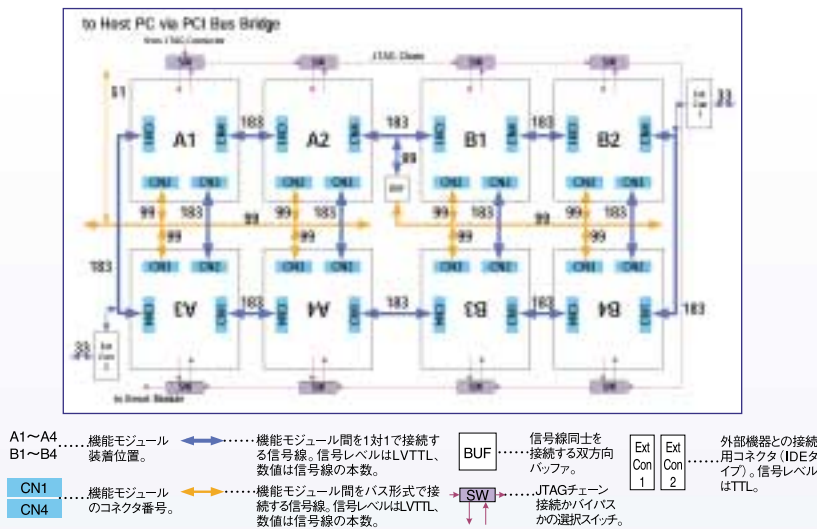
System Design Technology

- 電子部品の厳選
- 高速プリント配線板の設計製造技術
- 最適な電源の選択と配置

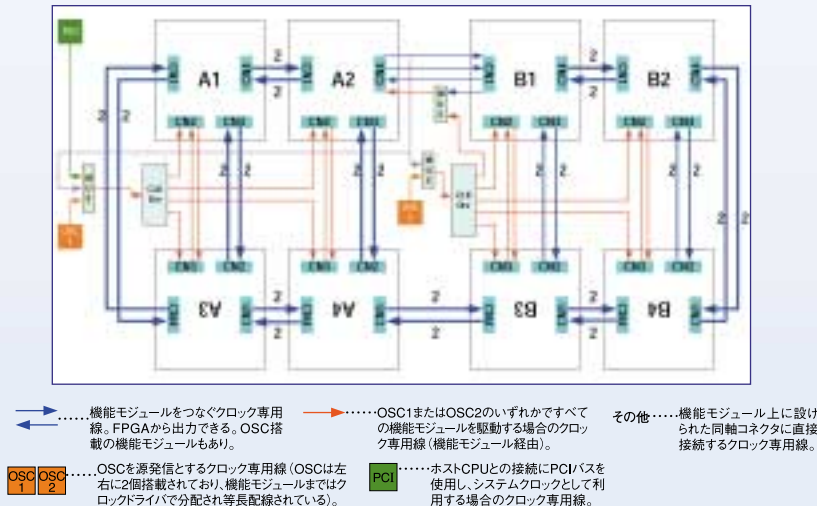
機能ブロック間接続図

カスタムモジュールにも対応できる柔軟なアーキテクチャー

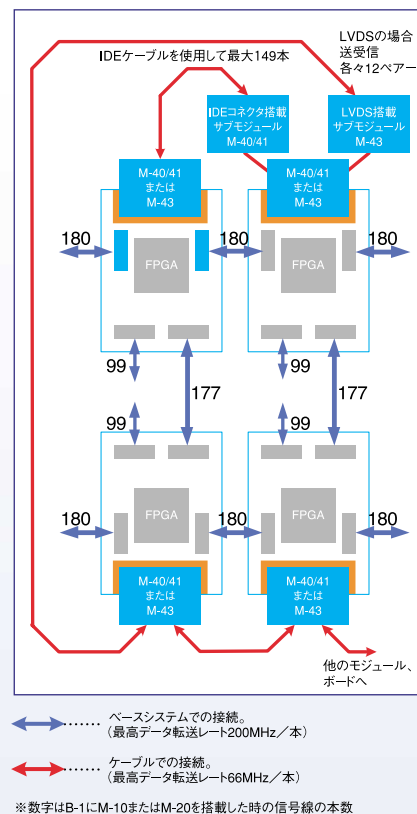
〈システムバス接続図〉



〈クロック接続図〉



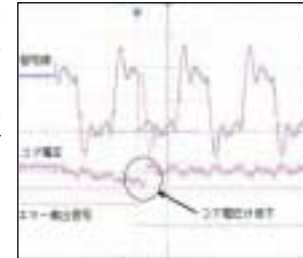
〈モジュールバス接続図〉



ACCVerinos

バウンスによる内部回路誤動作の様子

66MHz, 512bit全ピンをトグルさせた瞬間にコア電圧が下がり、内部回路が誤動作した様子を捉えた波形。電源電圧の変位がわかります。周期的な変位ではないので、誘導ではなくバウンスが原因です。



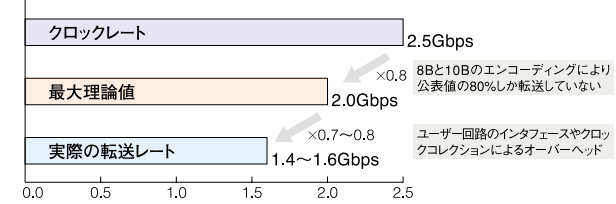
$$\langle \text{数式} \rangle V_b = Le_{ff} \frac{di}{T_{10-90}} \text{ (V)}$$

アキュベリノスシリーズは機能モジュールごとに高速大容量電源モジュールが用意されており電圧低下による動作不具合を極力少なくします。

ACCVerinos

高速シリアルインタフェースの実力

代表的な高速シリアルインタフェースであるRocket I/Oの転送クロックレートの検証実験。

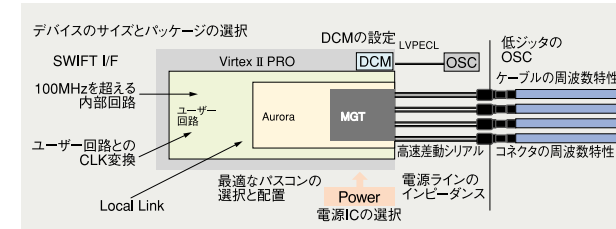


アキュベリノスシリーズはRocket I/Oのクロックレートを引き出し、安定した実効転送を実現します。

ACCVerinos

高速動作を実現する構成要素

Rocket I/Oを高速シリアルインタフェースとして使用するには様々なノウハウが必要です。

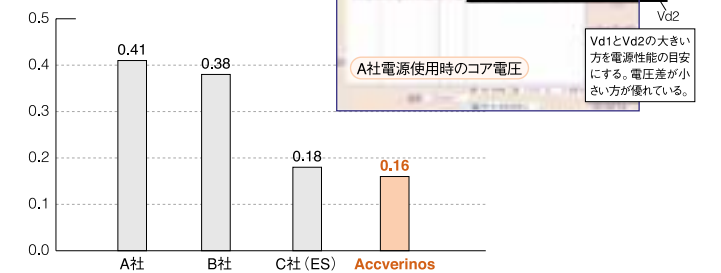


アキュベリノスシリーズには電源、バスコン、高速インタフェースなどを安定に稼働させる環境が整っています。

ACCVerinos

使用FPGAに適合した電源回路を開発

クリアランス、層構成対策を施したプロトタイプで、66MHz, 256bit全ピンをトグルさせた場合の最大出力電圧変動値。

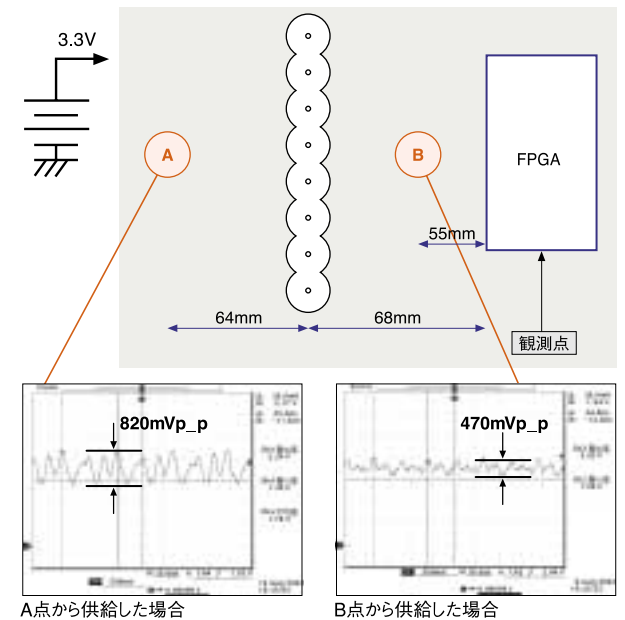


アキュベリノスシリーズは負荷電流が過渡的に変化した時でも、安定した電圧を保ちます。電圧は高速になるほど不安定になるので、電圧を安定させる回路は高速検証には必須の技術です。

ACCVerinos

インピーダンスを考慮したプリント基板設計

基板上の僅かな設計の差が、回路全体のインピーダンスを大きく左右します。



アキュベリノスシリーズは回路特性の障害になるスルーホール、形状、位置などのインピーダンスを考慮した基板設計をしています。

サービス・サポートシステム

株式会社アキュベリノスは、既存ベースを活用したシステムのご提案から、フルカスタムでの設計開発まで、様々なサポートを行っています。

Service

回路設計サービス

IP開発サービス

スペシャルメンテナンスサービス

Support

システム設計

カスタムモジュール設計開発

カスタムプラットフォームの設計開発